METHOD AND APPARATUS FOR SYNCHRONIZING CLOCK OF BUS TYPE LOCAL AREA NETWORK

Publication number: JP62271540

Publication date:

1987-11-25

Inventor:

BENTO HIRUBERUTO BENSON; PERU AKE

EDOSUTOROOMU

Applicant:

PHILIPS NV

Classification: - international:

H04L7/00; G06F9/52; G06F15/177; H04J3/06;

H04L7/00; G06F9/46; G06F15/16; H04J3/06; (IPC1-7):

H04L7/00; H04L11/00

- European:

H04J3/06B6

Application number: JP19870048973 19870305 Priority number(s): SE19860001073 19860307 Also published as:

EP0237106 (A2 US4815110 (A1 EP0237106 (A3 EP0237106 (B1

SE8601073 (L)

more >>

Report a data error he

Abstract not available for JP62271540

Data supplied from the esp@cenet database - Worldwide

cersi US 4, 815,110

日本国特許庁(JP)

⑪特許出願公開

② 公開特許公報(A) 昭62-271540

@Int.Cl.4

識別記号

庁内整理番号

❸公開 昭和62年(1987)11月25日

H 04 L 11/00

3 1 0

Z - 7928 - 5KB - 6745 - 5K

審査請求 未請求 発明の数 4 (全8頁)

②特 願 昭62-48973

29出 願 昭62(1987)3月5日

優先権主張 図1986年3月7日録スウエーデン(SE)動86010733 🗸

⑫発 明 者 ベント・ヒルベルト・ スウェーデン国16364 スパンガ スケフテインゲバツケ

ベンソン ン8

⑫発 明 者 ペル・アケ・エドスト スウエーデン国17143 ソルナ アンケダムスガータン

ローム 24ア

247-

⑪出 願 人 エヌ・ベー・フィリツ オラ:

プス・フルーイランペ

オランダ国 5621 ベーアー アインドーフェン フルー

ネヴアウツウエツハ 1

ンフアブリケン

砂代 理 人 弁理士 杉村 暁秀 外1名

明 鞇 書

発明の名称 パスタイプのローカルネットワークのクロックを同期する方法と装置

2. 特許請求の範囲

 イーサネットのごときパスタイプのローカルネットワークに含まれるグロックパルスを 同期する方法であって、上記のクロックを含む多数のノードが共通データチャネルに接続 されるものにおいて、

データネットのノードの1つがマスターを 同期するように、すなわちマスターノードが 選ばれ、

マスターノードはマスターノードを含んですべてのノード、あるいは同期を必要とする ノードにアドレスされた同期メッセージを繰 返して送信し、

マスターノードと他のノードすなわちスレーブノードは、同期メッセージを検出する場合に各ノードで第1クロックの状態を読取り、

1

かつその状態を同期メッセージの到着時間と して蓄積し、

マスターノードは同期メッセージを検出した場合にマスターノードに同期メッセージの 到着時点でマスターノードクロックの状態を 示すスレーブノードにクロック時間メッセー ジを送信し、

マスターノードによって送信された上記の クロック時間メッセージの状態は同期メッセ ージに対するスレーブノードに蓄積された到 着時間と比較され、かつ

偏差のある場合、スレーブノード中のクロックはマスターノードで読まれるクロックにごく近く一致するよう訂正されることを特徴とする方法。

2. もし訂正されるべきクロックがマスタークロックに対して遅れているか、あるいは進んでいるならそれに応じて多数の付加カウンティングパルスを付加することによってか、あるいは多数の通常のカウンティングパルスを

2

抑制することによりスレーブノード中のクロックが訂正されることを特徴とする特許請求 の範囲第1項に記載の方法。

3. 各スレーブノードに置かれたレジスタを、一定数と送信クロック時間メッセージのクロック状態および負荷訂正値によって引算されたクロョクの蓄積状態との和からなる計算された比較値で負荷することによりスレーブノード中のクロックが訂正され、

計算された比較値はノードの第1クロックの問題となっている最少有意クロック位置と比較され、かつ2つの値が一致する場合に同期パルスが発生され、これは該一定数をノードのクロックの最少有意クロック位置に負荷すること、

を特徴とする特許請求の範囲第1項に記載の 方法。

4. 該一定数が2進数であり、かつ2つの2進 状態の1つを最大有意ピット位置に、そして 他の2進状態を残りのピット位置に有するこ

3

つはマスタを同期し、すなわちマスタノード であり、別のノード装置はスレーブノードで あるものにおいて、

結合ユニットの各々に以下の手段、すなわ ち

データチャネル上で同期メッセージを検出 する手段(20)、

結合ユニット(5, 6, 7) のクロックの状態 (26)を読取る手段(24)、

クロックの状態を蓄積する手段(21)、およ

クロック時間メッセージを受信する手段(16)、 が具えられること、

さらにスレーブノードの結合ユニットに以 下の手段、すなわち

それにより受信クロック時間メッセージの 状態と蓄積された到着時間が比較されるデー 夕処理装置(22)、および

マスターノードで読出されるクロックとご く近く一致するようにクロックを訂正する手 とを特徴とする特許請求の範囲第3項に記載 の方法。

- 5. 該一定数が2進数1000 0000であることを特徴とする特許請求の範囲第3項もしくは第4項に記載の方法。
- 6. 該負荷訂正値が2進数10からなることを 特徴とする特許請求の範囲第3項ないし第5 項のいずれか1つに記載の方法。
- 7. 特許請求の範囲第2項に記載の訂正方法によって大きな訂正が実行され、かつ特許請求 の範囲第3項ないし第6項のいずれか1つに 記載の方法によって小さな訂正が実行される ことを特徴とする方法。
- 8. 共通データチャネル(4)に接続された多数の ノード装置(1, 2, 3) を具えるイーサネット のごときバスタイプのローカルネットワーク に含まれるクロックパルスを同期する装置で あって、各ノード装置は結合ユニット(5, 6, 7)の形をした動作ユニットおよび多分別の動 作ユニット(8-11)を具え、該ノード装置の1

4

段(23, 25, 27, 28)、

が配列され、かつ

マスターノードに以下の手段、すなわち それによって同期メッセージが繰返して送 信され、かつクロック時間メッセージが送信 されるデータ処理手段(22)、

が配列されること、

を特徴とする装置。

- 9. スレーブノードのデータ処理手段(22)は、もし訂正されるべきクロックがマスタークロックに対して遅れているか、あるいは進んでいるならそれに応じてクロックに多数の付加カウンティングパルスを付加するか、あるいは多数の通常のカウンティングパルスを抑制するように配列されていることを特徴とする特許請求の範囲第8項に記載の装置。
- 10. クロックを訂正するスレーブノード中の手 段が、

データ処理手段で計算され、かつ一定数と 送信クロック時間メッセージのクロック状態 および負荷訂正値によって引算された読まれたクロックの蓄積状態との和からなる比較値が印加される訂正レジスタ(25)、

訂正レジスタ(25)の比較値とクロックの最 少有意ピットとを比較する比較器(27)、

クロックの最少有意ピットが比較値と一致 する場合に比較器によって活性化される同期 制御装置(28)、および

一定数が供給された入力レジスタ(23)、

活性化された場合に入力レジスタ(23)に蓄 積された一定数をノードのクロックの最少有 意クロック位置に負荷する同期パルスを発生 する同期制御装置(28)、

を具えることを特徴とする特許請求の範囲第 8項に記載の装置。

- 11. 特許請求の範囲第8項に記載の装置への適用に適するマスターノード回路。
- 12. 特許請求の範囲第8項、第9項、第10項 のいずれか1つによる装置への適用に適する スレーブノード回路。

7

イーサネットタイプのローカルネットにおいて、 これまでデータチャネルに接続さたノード装置に おけるクロックの同期の要件はそれほど高くなか った。例えば、通常のデータメッセージとしてノ ード間のノードのクロック時間の付近で情報を送 信することは可能であった。しかし、データメッ セージの遷移時間は大きな範囲で変化している。 多数のノードが共通データチャネルに接続されて いると言う事実により、データチャネルは他のデ ータメッセージの送信と組合され、かつクロック 時間を含むデータメッセージは送信機列(queue) で待機することを強制されている。クロック時間 を含むデータメッセージが受信ノードに達すると、 送信されたクロック時間はしばしば不適当になる。 これまでノード間の同期が適用上クリチカルでな いようなネットを使用することだけが可能であっ た。しかし、防衛のようなもっと正確な同期を要 求する適用では共通チャネルを有するローカルネ ットワークが使用できるような強い要望が存在し ている。この1つの理由は多数の別々の接続の代

3. 発明の詳細な説明

本発明はイーサネットのごときパスタイプのネ ットワークのクロックを同期する方法に関連し、 ここで上記のクロックを含む多数のノードは共通 データチャネルに接続されている。本発明はまた イーサネットのごとき、共通データチャネルに接 続さた多数のノード装置(node equipment)を具え るバスタイプのローカルネットワークに含まれる クロックを同期する装置にも関連し、各ノード装 置は結合ユニットおよび多分別の動作ユニットの 形をした動作ユニットを具え、ノード装置の1つ はマスターを同期する、すなわちマスターノード であり、他のノード装置はスレーブノードである。 この文脈では、ノードは一方ではデータチャネル とノードに結合された装置との間の交叉点それ自 身を意味し、他方ではノードに結合された装置を 含む交叉点を意味している。すぐ前に述べられた ノードと言う言葉はまた以下のノード装置を呼ん でいる。

多数のノードに共通なチャネルを有する例えば

8

わりに共通データチャネルを使用することにより 得られるスペースの節約である。他の理由は共通 チャネルが設置を簡単化し、且つ安価にすると言 う事実によるコスト面からである。

本発明の目的はもっと正確な同期を許容し、かつ負担コストの具体化に簡単なクロック同期方法 を与えることである。本発明による方法は、

データネットの1つのノードがマスターを同期 するように、すなわちマスターノードが選ばれ、

マスターノードはマスターノードを含んですべてのノード、あるいは同期を必要とするノードに アドレスされた同期メッセージを繰返して送信し、

同期メッセージを検出する場合に、マスターノードと他のノード、すなわちスレーブノードは各ノードで第1クロックの状態を読取り、かつ同期メッセージの到着時間としてその状態を蓄積し、

同期メッセージを検出した場合にマスターノードはマスターノードに同期メッセージの到着時点でマスターノードのクロックの状態を示すスレーブノードにクロック時間メッセージを送信し、

上記のマスターノードによって送信されたクロック時間メッセージの状態は同期メッセージに対するスレーブノードに蓄積された到着時間と比較され、かつ

偏差のある場合にはスレーブノード中のクロックはマスターノードで読まれるクロックとごく近く一致するように訂正されること、で得られている。

この方法の好ましい変形によると、スレーブノードのクロックは、もし訂正されるべきクロックがマスタークロックに対して遅れているかあるいは進んでいるなら、それに応じて多数の付加カウンティングパルスを付加することにより、あるいは多数の通常のカウンティングパルスを抑制することにより訂正される。

この方法の別の好ましい変形によると、

スレーブノード中のクロックは、一定数と送信 クロック時間メッセージのクロック状態および負 荷訂正値(load correction value) によって引算 された読取られたクロックの蓄積状態との和から

1 1

それにより受信クロック時間メッセージの状態 と蓄積された到着時間が比較されるデータ処理装 置、および

マスターノードで読取られるクロックとごく近く一致するようにクロックを訂正する手段、 が配列され、

かつマスターノードに以下の手段、すなわち それにより同期メッセージが繰返して送信され、 かつクロック時間メッセージが送信されるデータ 処理手段、

が配列されていること、

を特徴としている。

装置のさらに好ましい変形は特許請求の範囲か ら明らかである。

第1図に示されたローカルネットワークは共通 データチャネル4に接続された3つのノード装置 1、2、3から構成されている。各ノード装置は 多数の動作ユニット5-11 から構成されている。 第1図ではノード装置1と3はそれぞれ3つの動 作ユニット5、8、9と7、10、11を備え、一方、 なる計算された比較値によって各スレーブノードに位置するレジスタを負荷することで訂正され、計算された比較値はノードの第1クロックの問題となっている最少有意クロック位置(least significant clock position)と比較され、かつこれら2つの値が一致する場合に同期パルスが発生され、これは一定数をノードクロックの最少有意クロック位置に負荷する。

本発明による方法のさらに好ましい変形は特許請求の範囲から明らかである。

本発明による装置は、

各結合ユニットの各々に以下の手段、すなわち データチャネル上で同期メッセージを検出する 手段、

結合ユニットでクロックの状態を読取る手段、 クロックの状態を蓄積する手段、および クロック時間メッセージを受信する手段、 が配列され、

さらにスレーブノードの結合ユニットに以下の 手段、すなわち

1 2

ノード装置2は1つの動作ユニット6を備えている。多数の動作ユニットが共通ノードに接続されている。多数の動作ユニットが共通ノードに接続されらの動作ユニットが表示されたように、こて接続されたようにはアータバス12、13によって接続は、この動作ユニット5-11 はである。ノード装置内の動作ユニットの力がにファットではでは、アータチャネル4に表示の動作ユニットを発展する。各別には、アードを置けるとと、アークを表示している。を受信を記している。を受信を記している。を受信を記している。

結合ユニット中のクロックの相互同期は第3図 と第4図に示されたフローチャートによって説明 されよう。

まずノードの1つの結合ユニットクロックがマ スタークロックとして選ばれ、従ってマスターノ ードであるべきノードとされる。データチャネルに結合された残りのノードは同期に関してスレーブノードと見なされる。スレーブノードのクロックはマスターノード結合ユニット中のクロック、すなわちマスタークロックとできるだけ一致するように訂正されよう。

マスターノードは繰返して同期メッセージを送ータチャネル上ですべてのノードに対して(マスターノードに対してさえも)送信される。同期メッセージがスレーブノードとマスターノード中のクロックが読取られる。クロック状態は第2図のレジスタ24に書積されると、マスターノード結合ユニック状態が読取られると、マスターノード結合ユニックけ過が表取られると、マスターノードへのクロック時間メッセージの形で送出される。

第1の代案(代案A)によると、スレーブノード結合ユニットはノード中で読取られたクロックに対する蓄積状態とクロック時間メッセージに対

する状態との間の差からなる差の値を形成する。 もしこの差が正になると、クロックカウンタのカ ウンティングパルスの対応する数が抑制され、も しこの差が負になると、クロックカウンタはカウ ンティングパルスの対応する数が供給され、そし てもしこの差が 0 ならば、クロックカウンタの訂 正は起らない。

別の代案(代案B)によると、受信クロック時間メッセージは一定数から引算される。この一定数は例えば2進数1000 000からなっている。上記の数はそれが最大有意ディジット(most significant digit)のスイッチ間隔の東中に存在していると言う事実によって適当なび減少は最大有意ディジットが値を変化する前に数しても数値の等しい量の指果な必要とよる。各ノードに蓄積されたクロック状態は上述の減算の結果に加えられる。負荷訂正値、好される。負荷に述べられた減算の結果は比較値と名付けられ、そしてこの値は結合コニット中のクロックと

1 5

16

比較される。比較値が結合ユニット中のクロックの最大有意位置の状態と一致すると、一定数がクロックの最少有意位置に供給される。多数の動作ユニットを含むノードにおいて、比較値と結合ユニット中のクロックの最少有意位置の状態とが一致すると、各データバス12、13を介して同期信号は動作ユニット中のクロックの最大有意位置に一定数を供給し始める。

上述の負荷訂正値は、一定値をクロックカウンタに導入する場合に起る遅延を補償し、かつマスタークロックと同様にスレーブノード中のクロックの最少有意位置で同じ値を同時に得るようにする目的を有している。

第2図はスレーブノードにおけるクロックの同期を例示するために部分的に簡単化されたブロック図を示している。3つのレジスタ23、24、25、カウンタ26、比較器27、同期制御装置28、検出器20、メモリ21およびプロセッサユニット22が具え

られている。スタートすると、カウンタ26はその 入力29を介して初期値が供給さる。カウンタ入力 は2つの分枝に分割されているのが示されており、 右の分枝は最少有意部分、すなわち初期値の8ビ ット位置を印加することを意図している。入力レ ジスタ23が右の分枝に含まれ、その動作は以下の 記述からより明白であろう。カウンタ26は一定周 波数で歩進され、そのカウンティング位置 (状態) は結合ユニット5,6,7のクロック時間を表し、 カウンタはまたクロックカウンタあるいはクロッ クと名付けられる。検出器20はデータチャネル4 に結合されたその入力を有し、ノードによって受 信された同期メッセージを検出する。同期メッセ - ジのアドレス情報は検出される場合に利用され ることは有利である。クロック時間メッセージは 共通データメッセージとして送信され、そしてさ らに詳細には示されていない。検出器が同期メッ セージを検出する場合、プロセッサユニット22は 中断され、カウンタ26の出力に位置する同期レジ スタ24でロックされる。同期レジスタ24はこれま

でのカウンタの内容を伴っている。従って、クロスクは態は同期メッセージを検出すると同期メッセージを検出すると同期メッセージを検出すると同期メッロの対象により、同期メッロの対象により、同期メッロの対象には、従って列者の間がであるうと言う事実によって、記さない。同期状ッセージを検出する場合にマスタークロックをプロセセンを含む入りクロック時間メッセージをプロセセンを含む入りクロックによって記るであるう。

代案 A によると、同期レジスタ24に蓄積されたクロック状態はプロセッサユニット22によって示されたクロック状態と比較される。もしこの比較が、同期レジスタクロック状態がクロック時間メッセージクロック状態に対して進んでいると言う結果となるなら、プロセッサユニット22は1つあるいは多数のカウンティングパルスがカウンタで抑制されることを補償する。もしこの比較が、同期レ

19

8つの最少有意ピットを訂正レジスタ25の比較値 と比較するよう提案されている。訂正レジスタの が提案としてカウンタの8つの最少有意ピットの 値と同じ値に達する場合、比較器27は同期制御 置28に信号を供給する。同期制御装置はそのの 助作ユニット8,9と10,11それぞれにおよび カレジスタ23に送信する。同期信号は入力レジスタ 23に蓄積されている一定値の供給を開かし、か クメモリ21からフェッチされ、かつカウンタの最 少有意位置にもたらされる。一定値の対応する供 給は残りの動作ユニット8-11 で起る。

第2図に示された入力レジスタ23は簡単な実施 例ではマルチプレクサ装置によって置換えられよ う。このマルチプレクサ装置は、比較値、すなわ ち提案された8を供給すべきカウンタ26中のピッ ト位置の数と同じ多数のマルチプレクサを具えて いる。マルチプレクサの制御入力に印加された制 御信号は、もしカウンタ中の最少有意ピット位置 が比較値あるいは他の値で供給さるべきなら定ま ジスタクロック状態がクロック時間メッセージクロック位置に対して遅れていると言う結果となるなら、プロセッサユニット22は通常のクロック周波数から受信された通常のカウンティングパルスに加えて1つあるいは多数の付加カウンティングパルスがカウンタに供給さることを保証する。もしこの比較が同期レジスタクロック状態との間に何の差も存在しないと言う結果となるなら、カウンタの訂正は起らない。

2 0

る。

ローカルネットワークのデータチャネルに生起する遅延は無視される。この遅延はクロック同期に 有害な効果を及ぼさず、従って無視されるような 程度の大きさである。

第2図による実施例はいずれにしろ発明に限界を与えることを意図するものでなく、多数の有利な具体例はこの発明の範囲内で考えられる。一例として、プロセッサユニットは同期方法の多少の部分を遂行しよう。

(要 約)

本発明はイーサネットやクロック同期システムのようなバスタイプのローカルネットワークに含まれるクロック同期方法に関するものである。この種のローカルネットワークでは、多数のノード(1-3)が共通データチャネル(4)に接続されている。本発明の目的は従前の方法と装置を得ることでより正確なクロック同期方法と装置を得ることであり、ここで同期情報は共通データバッケージとして送信され、同期情報の受信機はデータバッケ

4. 図面の簡単な説明

第1図は3つのノードを有するローカルネット ワークを示し、

第2図はノード装置の一部分の部分的に簡単化されたブロック線図を示し、

第3図はクロック同期に対するマスターノード のフローチャートを示し、

第4図はクロック同期に対するスレーブノード のフローチャートを示している。

1, 2, 3 …ノード装置

4 …共通データチャネル

5~7…結合ユニットあるいは動作ユニット

8 ~11…動作ユニット 12,13…データバス

14.15.16…送受信装置 20 …検出器

21…メモリ 22 …プロセッサユニット

23…入力レジスタ 24 …同期レジスタ

25…訂正レジスタ 26 …カウンタ

27 ··· 比較器 28 ··· 同期制御装置

29…入力

2 3

2 4



